

Comunicado para concursantes para efectividad del área 786

No Egresados - 31/05/2019

Se informa a los concursantes que la prueba de conocimientos correspondiente al concurso para efectividad del área 786, para no egresados, se realizará el día Miércoles 03 de Julio de 2019, en el Instituto Superior Brazo Oriental.

Se cita a los docentes a las 13:00hs para participar del sorteo de la prueba. A las 14:00hs se dará comienzo a la misma, extendiéndose no más allá de las 17:00hs.

Aspectos a tener en cuenta:

- Los concursantes deberán presentarse con cédula de indentidad.
- Los conceptos desarrollados deberán ajustarse a la bibliografía indicada por el tribunal.
- La prueba estará compuesta por una parte correspondiente al componente disciplinar, y otra al didáctico.

Los temas sobre los que se desarrollará el componente disciplinar de la prueba son los siguientes:

1. Leyes, conceptos y fundamentos de electricidad.
2. Sistemas de Numeración.
3. Fuentes de Alimentación.
4. Arquitectura del Computador
5. Placa madre
6. Procesadores
7. Memorias, y medios de almacenamiento masivo
8. Sistema de video
9. Rutina de encendido (BIOS, UEFI, CMOS, etc)
10. Preparación de unidad para instalación del sistema operativo
11. Dispositivos y puertos de entrada / salida

-
12. Fundamentos de la comunicación de datos
 13. Modelo de Referencia OSI, y TCP/IP
 14. Clasificación y tipos de redes
 15. Hardware de red (elementos activos y pasivos, Cableado Estructurado)
 16. Redes de área amplia

-
17. Capa de Enlace
 18. Capa de Red
 19. Enrutamiento
 20. Capa de Transporte
 21. Servicios de Red
 22. Seguridad en la Red

Los temas sobre los que se desarrollará el componente didáctico de la prueba se basarán en los conceptos desarrollados en los capítulos 1, 8,10,11, 13, 17,18,19 y 20 de “Didáctica práctica para enseñanza básica, media y superior” de Eduardo Fiore y otros (ver bibliografía). Para la lectura de los capítulos indicados, se sugiere priorizar el estudio de los conceptos principales desarrollados en cada uno de los capítulos.

A modo de guía se recomienda considerar:

- Cap. 1: El sistema didáctico, transposición didáctica y conceptos asociados, didáctica constructivista.
- Cap. 8: La planificación, unidad didáctica.
- Cap. 10: Evaluación, tipos de evaluación, técnicas.
- Cap. 11: Fases en procesos de evaluación.
- Cap. 13: Conectivismo.
- Cap. 17: Concepciones previas, características y origen.
- Cap. 18: Aprendizaje significativo, tipos de aprendizaje, requisitos y fases. Comprensión y asimilación.
- Cap. 19: Motivación y estrategias asociadas.
- Cap. 20: Tiempos del aula.

Bibliografía

- Angulo, C. (1989) Prácticas de electrónica 1. McGraw-Hill Companies, Incorporated.
- Fiore, E. (2018). Didáctica práctica para enseñanza básica, media y superior. Magró.
- Malvino, A. (2007). Principios de Electrónica. McGraw-Hill.
- Rashid, M. (1995). Electrónica de Potencia. Circuitos, Dispositivos y Aplicaciones. Prentice-Hall Hispanoamericana.
- Tanenbaum, A.(2000).Organización de computadoras : un enfoque estructurado. Prentice-Hall.
- Tanenbaum, A.(2003).Redes de Computadoras. Pearson Education.

Webgrafía

Curricula CCNA v5.0 Español (Para acceder a los materiales debe crear usuario en NETACAD.COM):

- CCNA 1 – <http://static-course-assets.s3.amazonaws.com/ITN50ES/index.html>
- CCNA 2 – <http://static-course-assets.s3.amazonaws.com/RSE50ES/index.html>
- CCNA 3 – <http://static-course-assets.s3.amazonaws.com/ScaN50ES/index.html>
- CCNA 4 – <http://static-course-assets.s3.amazonaws.com/CN50ES/index.html>

Fuentes de Alimentación:

- <https://es.slideshare.net/Jomicast/las-fuentes-de-alimentacin-conmutadas-switching>